

# 上海建桥学院课程教学进度计划表

## 一、基本信息

课程代码	2080200	课程名称	FPGA 设计与实现
课程学分	3	总学时	48
授课教师	陈虹	教师邮箱	chenh@gench.edu.cn
上课班级	微电子科学与工程	上课教室	机电教 331
答疑时间	时间：周四 9:00-10:30      地点:5432      电话：13817124340		
主要教材	数字系统设计与 Verilog HDL, 王金明编, 电子工业出版社 第五版		
参考资料	Verilog 数字系统设计教程, 夏宇闻编, 北京航空航天大学出版社		

## 二、课程教学进度

周次	教学内容	教学方式	作业
1	EDA 技术概述, FPGA/CPLD 器件介绍 Quaruts II 设计流程介绍	讲课	1.1, 1.6, 1.8 2.5, 2.6
2	Quaruts II 设计流程介绍(半加器实验)	边讲边练	
3	Quaruts II 设计(全加器实验)	边讲边练	
4	Quaruts II 宏模块调用(彩灯控制电路)	边讲边练	
5	Verilog 语法的引入实验	边讲边练	
6	Verilog 设计初步(模块的介绍)	讲课	
7	Verilog 语法、数据类型 运算符	讲课	5.1, 5.2, 5.6 补充题
8	过程语句、块语句、赋值语句	讲课	
9	条件语句、循环 编译、任务、函数	讲课	6.12, 6.13 6.6
10	电路描述方式	讲课	7.1

注：课程教学进度计划表电子版公布在本学院课程网站上，并发送到教务处存档。

11	组合电路建模实例	讲课	
12	时序电路建模实例	讲课	7.9
13	Verilog 有限状态机设计	讲课	8.3, 8.4
14	Verilog 仿真与验证	讲课	
15	Modelsim 软件使用	边讲边练	
16	复习课	习题课	
17	考试周	考试	
18			

### 三、评价方式以及在总评成绩中的比例

项目	期末考试 (1)	过程考核 1 (X1)	过程考核 2 (X2)	过程考核 3 (X3)		.....
考核形式	闭卷考试	上机测试	课内实验	课堂表现+ 作业		
占总评成绩的比例	60%	10%	20%	10%		

任课教师：陈虹

系主任审核：喻玲

日期：2016.9

注：课程教学进度计划表电子版公布在本学院课程网站上，并发送到教务处存档。